

ЯДРО ВИСОКОПРОДУКТИВНОГО ПРОЦЕСОРА З ВИСОКИМ РІВНЕМ ВНУТРІШНЬОЇ МОВИ



Ядро високопродуктивного процесора на основі програмованої логічної інтегральної схеми

Призначення

Ядро високопродуктивного процесора є мікропроцесорною елементною базою на основі програмованої логічної інтегральної схеми для побудови новітніх систем гідролокації, зв'язку та навігації оборонного та цивільного призначення

Характеристики

Розрядність даних фіксована — 24/48 двійкових розрядів;
структура команди — польова;
архітектура — супернейманівська;
спосіб організації обчислень — редуційний паралелізм;
адресація даних — трьоадресна;
довжина команди — фіксована 96 розрядів;
глибина вкладених циклів — 32;
швидкодія — 100 Мфлоп

Переваги

Не має аналогів в Україні. Високий рівень внутрішньої мови та поєднання обчислень над даними з обчисленнями предикатів в одній команді забезпечує скорочення довжини коду програми та здешевлює розробку прикладних програм

Рівень готовності розробки. Пропозиції до комерціалізації

IRL7, TRL5
На замовлення здійснюється виготовлення дрібних партій, постачання та гарантійне обслуговування, а також навчання персоналу

Охорона інтелектуальної власності

IPR1, IPR2

Контактна інформація

Єршов Сергій Володимирович, Інститут кібернетики імені В.М. Глушкова НАН України,
+38 044 526 41 78, e-mail: ErshovSV@nas.gov.ua